

# A/D CONVERTER

## A/D変換器 TW-3J



### 特長

2系統入力が可能(入力チャンネル間是非絶縁)

入力Aで電圧信号(1~5V、0~10V、他)を選択した場合のみ、入力Bとの併用2チャンネルでご利用可能です。(入力コモンが共通になる点にご注意下さい。)

また入力チャンネルの切替を行うことにより、指定されたチャンネルごとのBCDパラレル出力が得られるため、複数台で使用する場合、出力線の共有が可能です。

スケーリングボリュームを搭載

入力Aで4~20mA、0~10V、1~5Vなどの変換信号を任意の化学量、物理量にBCD出力設定が出来るため、各種トランスデューサからの信号をシーケンサなどへの入力する際、校正されたBCD信号が得られます。(入力Bは除く)

## SPECIFICATIONS

### 入力信号仕様

#### 入力A

型式	入力	入力抵抗	スケーリング範囲	最大許容入力
TW-3J-1XX	DC 1~5V	1M 以上	オフセット: ±500	±250V
TW-3J-2XX	DC 0~10V	1M 以上	フルスケール:	±250V
TW-3J-AXX	DC 4~20mA	51	100~1999	±50mA
TW-3J-YXX	上記以外		スパン範囲:2000カウント	±250V

TW-3J-YXX 製作可能範囲

電圧入力: DC 0 ~ 250V 以下、最小スパン: DC 0.2V

電流入力: DC 0 ~ 50mA 以下、最小スパン: DC 2mA

#### 入力B

型式	入力	入力抵抗	可変範囲	最大許容入力
TW-3J-X1X	DC 0 ~ ±2V	100M	ゼロ: ±2.5%	±250V
TW-3J-XYX	上記以外		スパン: ±2.5%	±250V

TW-3J-XYX 製作可能範囲(電圧入力のみ)

電圧入力: DC 0 ~ ±200V(入力抵抗 1M 以上)

最小スパン: DC ±1V

### 一般仕様

動作方式: 2重積分方式

入力回路: シングルエンデッド形

入力バイアス電流: 2nA(TYP)

サンプリング速度: 12.5回/秒(50Hz)、15回/秒(60Hz)

許容差: ±0.3% of F.S

温度特性: ±200ppm/ of F.S

応答時間: 0.90%: 160ms 以下(50Hz)、134ms 以下(60Hz)

ノイズ除去比: NMR 40dB TYP(50Hz/60Hz)

耐電圧: 入力-出力-電源各間 AC2000V 1分間

絶縁抵抗: 入力-出力-電源各間 100M 以上(DC 500V)

電源電圧: DC 24V ±10% 55mA(TYP)

質量: 約 133g

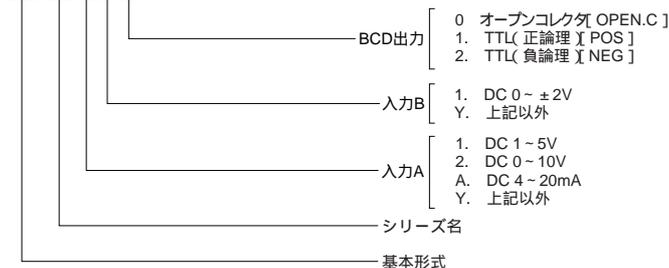
使用温湿度範囲: -5 ~ 50、35 ~ 90%RH(結露なきこと)

保存温湿度範囲: -10 ~ 70、60%RH 以下

付属品: 取扱説明書、端子カバー、脱着式6Pコネクタ、圧接ソケット(MIL規格準拠品)

### 型式構成

TW-3J-



受注品 納期についてはお問い合わせ下さい。

### BCD出力信号仕様

#### オープンコレクタ出力

データ出力: 負論理 論理"1"の時トランジスタ"ON"

極性信号[ POL ]: プラスデータの時トランジスタ"ON"

オーバー信号[ OVER ]: 出力データ範囲外の時トランジスタ"ON"

印字指令信号[ PC ]: 出力データ確定毎に約10msの間トランジスタ"ON"

トランジスタ出力容量(NPN型): 電圧 MAX: 30V、電流 MAX: 15mA、出力飽和電圧 15mAの時1.2V 以下

#### TTL出力

データ出力: トライステートパラレルBCD正論理ラッチ出力

極性信号[ POL ]: プラスデータの時"1"レベル

オーバー信号[ OVER ]: 出力データ範囲外の時"1"レベル

印字指令信号[ PC ]: 出力データ確定毎に約10msの間"1"レベル

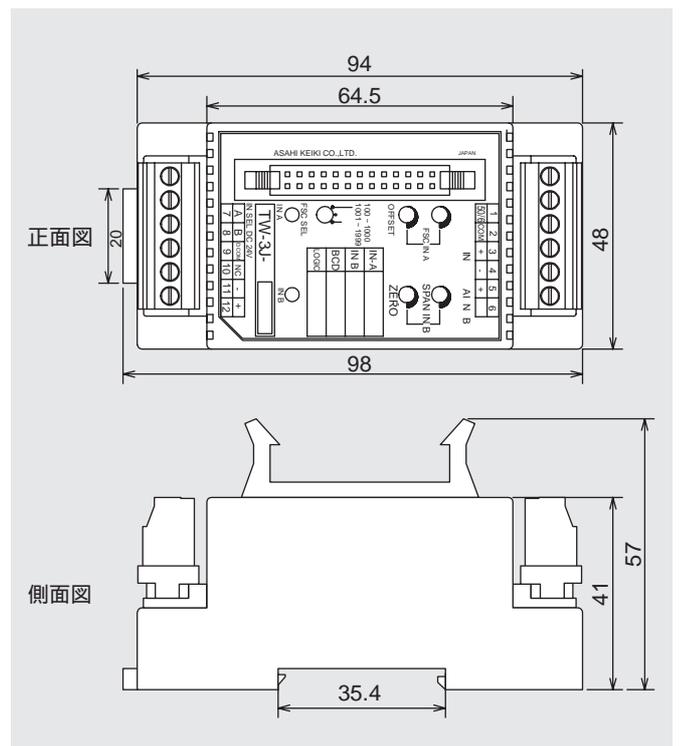
出力: 各信号ともTTLレベル ファンアウト: 2.5V CMOS コンパチブル

TW-3J-XXX(負論理)の場合上記の各データ出力は"0"レベルとなります。

### 各出力のENABLE/DISABLE

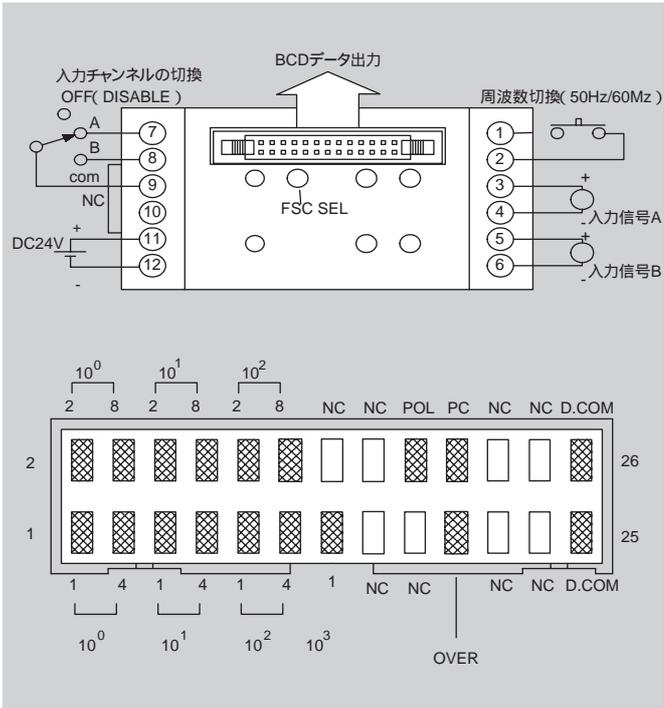
入力切替端子で選択されたチャンネル(A or B)のデータが出力されます。入力チャンネルA、Bのいずれも選択していない場合、オープンコレクタ出力の各データ及び印字指令信号出力トランジスタが、"OFF"の状態[DISABLE]となります。また、TTL出力の場合は各データ出力及び印字指令信号はハイインピーダンス状態[DISABLE]となります。

### 外形寸法図



# A/D CONVERTER

## A/D変換器 TW-3J



！注意 NCは空き端子ですが、中継端子として使用しないでください。